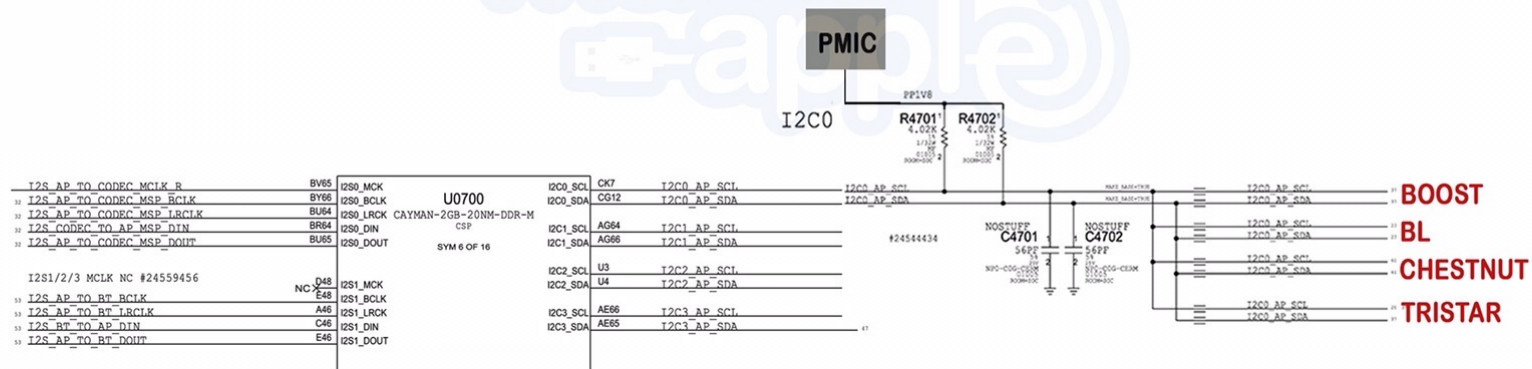


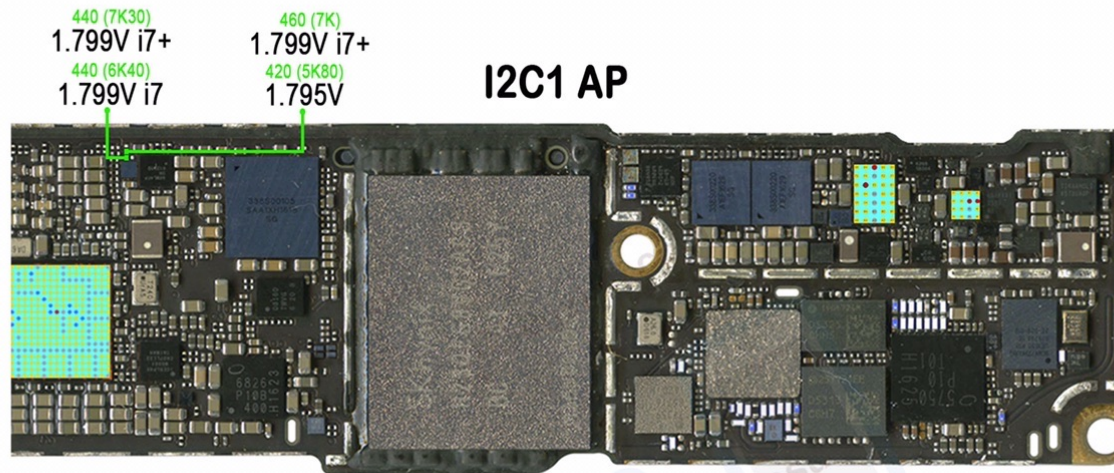


REINICIOS DE CONSUMO 0.000-0.120 SIN IMAGEN
SIN RECONOCIMIENTO DE LA PC



Giño Morales

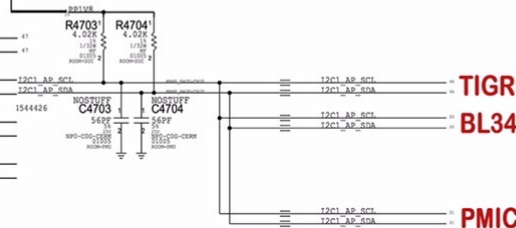
i2C
iPhone 7P



I2S_AP_TO_CODEC_MCLK_R	BY65	I2S0_MCK	U0700	I2C0_SCL	CK7	I2C0_AP_SCI
I2S_AP_TO_CODEC_MSP_BCLK	BY66	I2S0_BCLK	CAYMAN-2GB-20NM-DDR-M	I2C0_SDA	CG12	I2C0_AP_SDA
I2S_AP_TO_CODEC_MSP_LRCLK	BU64	I2S0_LRCK	CSP	I2C1_SCL	AG64	I2C1_AP_SCI
I2S_CODEC_TO_AP_MSP_DIN	BR64	I2S0_DIN	SYM 6 OF 16	I2C1_SDA	AG66	I2C1_AP_SDA
I2S_AP_TO_CODEC_MSP_DOUT	BU65	I2S0_DOUT				

I2S1/2/3 MCLK NC #24559456	D48	I2S1_MCK		I2C2_SCL	U3	I2C2_AP_SCI
I2S_AP_TO_BT_BCLK	E48	I2S1_BCLK		I2C2_SDA	U4	I2C2_AP_SDA
I2S_AP_TO_BT_LRCLK	A46	I2S1_LRCK		I2C3_SCL	AE66	I2C3_AP_SCI
I2S_BT_TO_AP_DIN	C46	I2S1_DIN		I2C3_SDA	AE65	I2C3_AP_SDA
I2S_AP_TO_BT_DOUT	E46	I2S1_DOUT				

PMIC
I2C1



TIGRIS
BL34 *SOLO EN 7 PLUS
PMIC

REINICIOS DE CONSUMO 0.000-0.060 SIN IMAGEN
SIN RECONOCIMIENTO DE LA PC



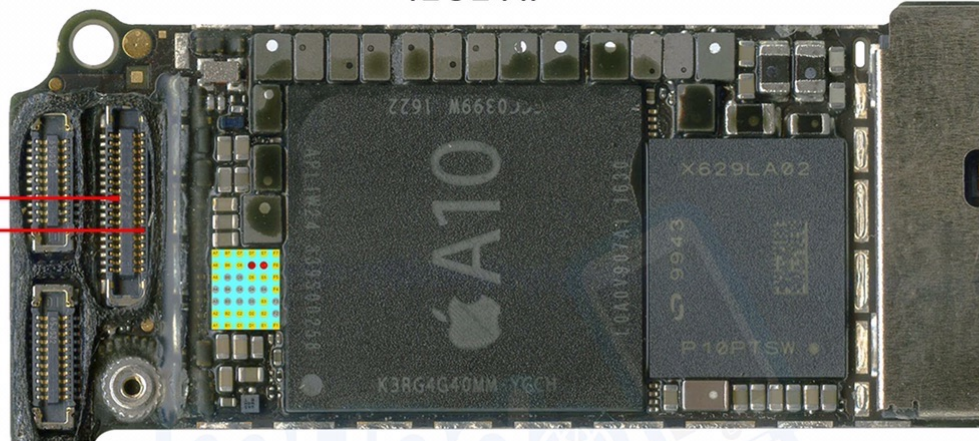
Giño Morales

i2C
iPhone 7P

I2C2 AP

490 (6K60)
1.798V
I2C ALS CONVOY SCL

490 (6K90)
1.798V
I2C ALS CONVOY SDA



PMIC

I2S_AP_TO_CODEC_MCLK_R	BV65	I2S0_MCK	U0700	I2C0_SCL	CK7	I2C0_AP_SCL
I2S_AP_TO_CODEC_MSP_BCLK	BY66	I2S0_BCLK	CAYMAN-2GB-20NM-DDR-M	I2C0_SDA	CG12	I2C0_AP_SDA
I2S_AP_TO_CODEC_MSP_LRCLK	BU64	I2S0_LRCK	CSP	I2C1_SCL	AG64	I2C1_AP_SCL
I2S_CODEC_TO_AP_MSP_DIN	BR64	I2S0_DIN	SYM 6 OF 16	I2C1_SDA	AG66	I2C1_AP_SDA
I2S_AP_TO_CODEC_MSP_DOUT	BU65	I2S0_DOUT				

I2S1/2/3_MCLK_NC #24559456	NC	D48	I2S1_MCK	I2C2_SCL	U3	I2C2_AP_SCL
I2S_AP_TO_BT_BCLK	E48	E48	I2S1_BCLK	I2C2_SDA	U4	I2C2_AP_SDA
I2S_AP_TO_BT_LRCLK	A46	A46	I2S1_LRCK	I2C3_SCL	AE66	I2C3_AP_SCL
I2S_BT_TO_AP_DIN	C46	C46	I2S1_DIN	I2C3_SDA	AE65	I2C3_AP_SDA
I2S_AP_TO_BT_DOUT	E46	E46	I2S1_DOUT			

REINICIOS DE CONSUMO 0.000-0.240 CON IMAGEN
CON RECONOCIMIENTO DE LA PC RECOVERY
ERROR 4013

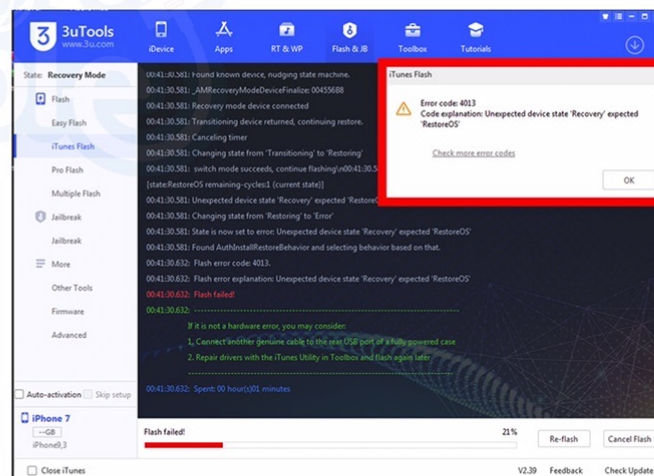
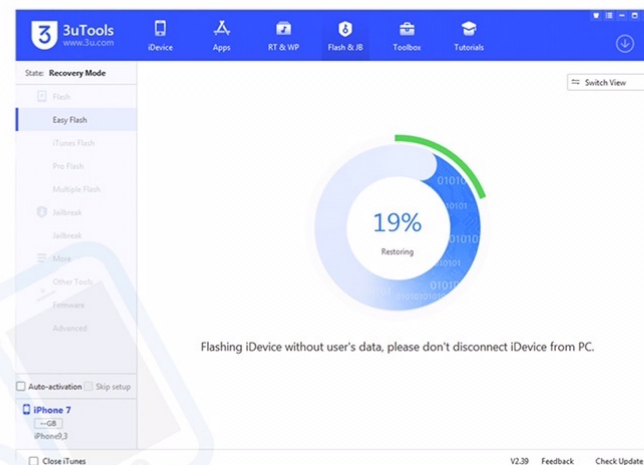
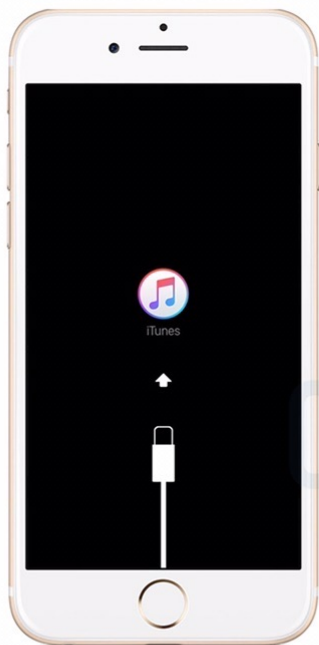
AMPLIFICADOR SUPERIOR
FLEX CAMARA FRONTAL



Giño Morales

i2C
iPhone 7/7P

I2C2 AP (AMPLIFICADOR SUPERIOR FLEX FCAM)



1-EL EQUIPO SE QUEDARA EN EL LOGO Y REALIZARA UN REINICIO (QUEDANDO EN EL LOGO)

2- CONSUMO EN LA FUENTE NORMAL LLEGANDO A 250 mA APROX, HASTA EL REINICIO

3- PUEDE ENTRAR A RECOVERY O DFU DETECTANDO LA PC

4- AL RESTAURAR EL EQUIPO APARECERA EL LOGO Y REALIZARA UN REINICIO

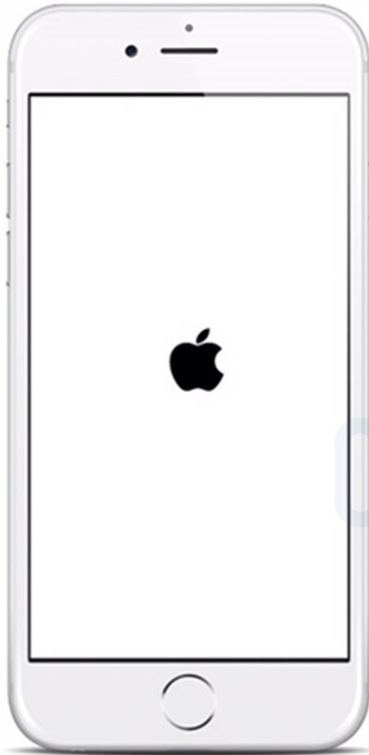
5-EN LA RESTAURACIÓN 3UTOOLS QUEDARA EN 19%. ERROR PRESENTADO: 4013 QUEDANDO EN RECOVERY



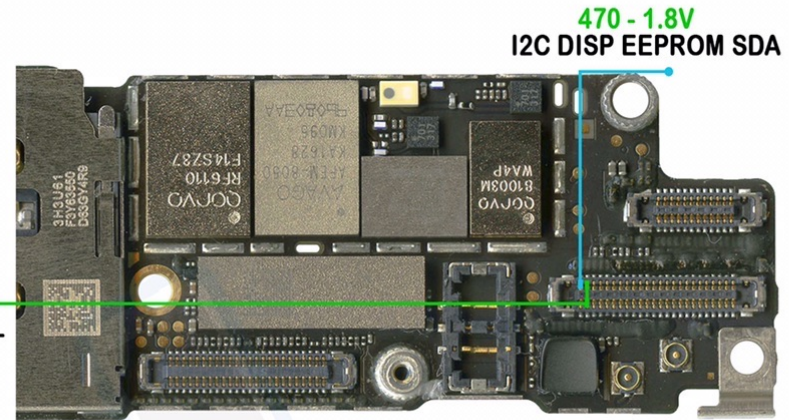
Giño Morales

i2C
IPHONE 7/7P

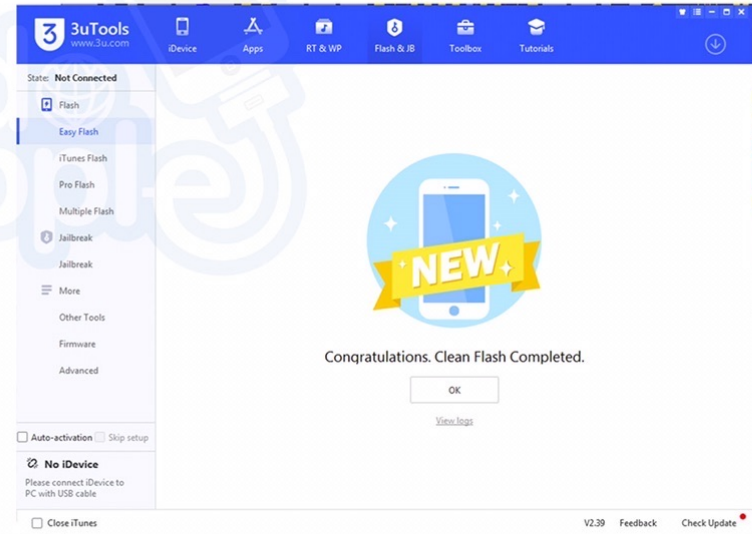
i2C3 (DISPLAY, MIC1-MIC2)



470 - 1.8V
I2C DISP EEPROM SCL



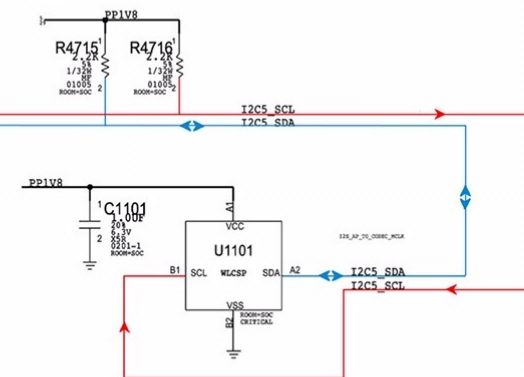
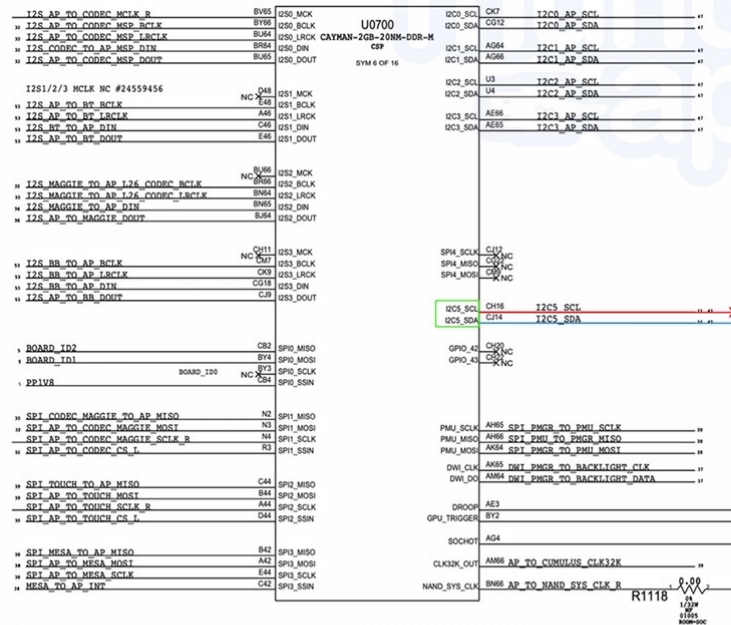
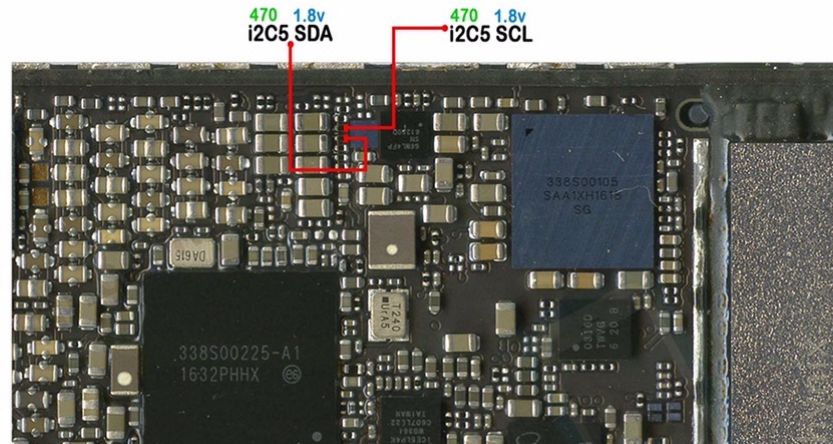
- 1-EL EQUIPO SE QUEDARA EN EL LOGO POR 5 SEG. Y REALIZARA UN REINICIO (QUEDANDO EN EL LOGO)
- 2- CONSUMO EN LA FUENTE NORMAL LLEGANDO A 300 mA APROX Y REALIZANDO UN REINICIO
- 3- PUEDE ENTRAR A RECOVERY O DFU DETECTANDOLO LA PC
- 4- EN LA RESTAURACIÓN EL EQUIPO CONCLUIRA DE MANERA NORMAL
- 5-AL INICIAR EL EQUIPO QUEDARA EN EL LOGO NUEVAMENTE (PASOS ANTERIORES)



Giño Morales

i2C
iPHONE 7/7P

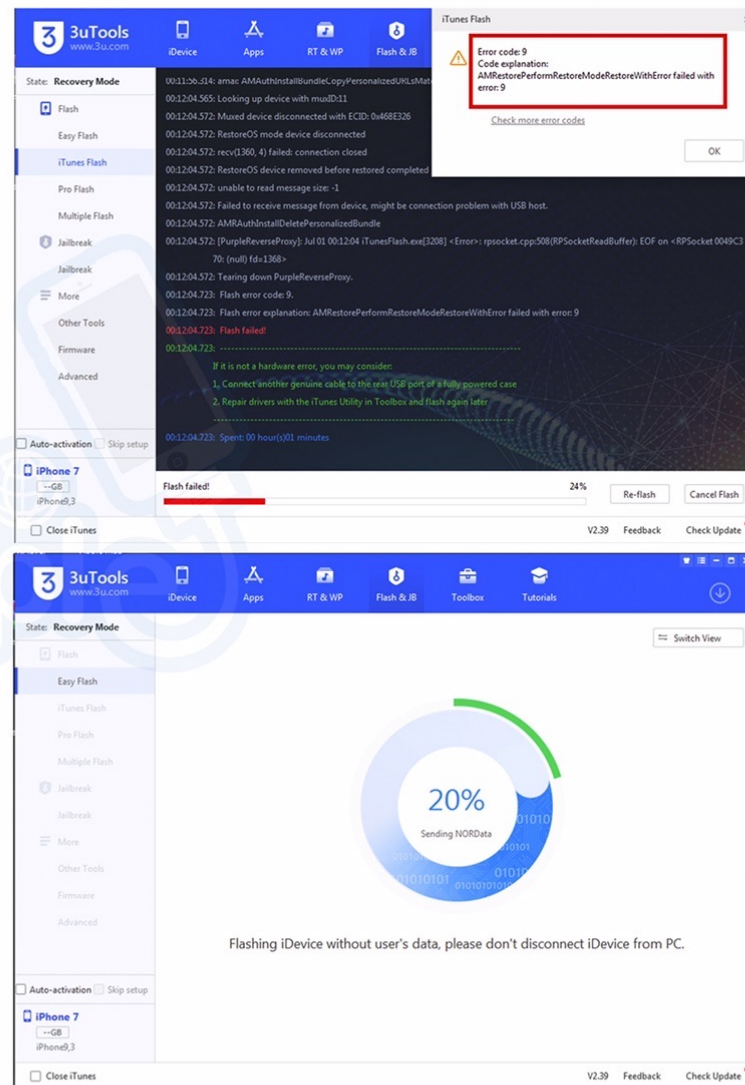
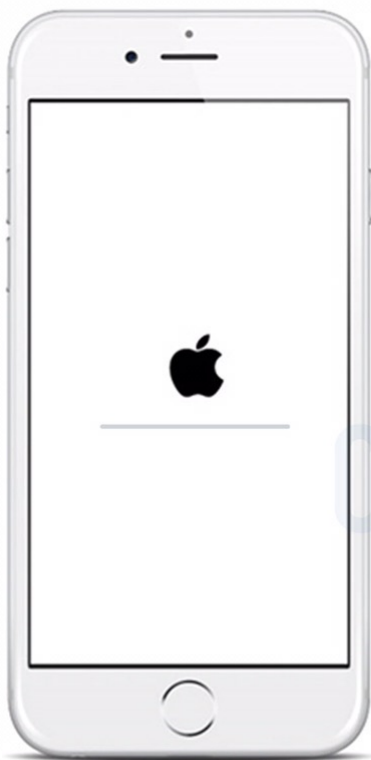
I2C5 EEPROM



Giño Morales

i2C
iPhone 7/7P

I2C5 EEPROM



- 1-EL EQUIPO SE QUEDARA EN EL LOGO POR 1 MIN. Y REALIZARA UN REINICIO (QUEDANDO EN EL LOGO)
- 2- CONSUMO EN LA FUENTE NORMAL LLEGANDO A 400 mA APROX Y QUEDANDO EN 150 mA APROX, HASTA EL REINICIO
- 3- PUEDE ENTRAR A RECOVERY O DFU DETECTANDO LA PC
- 4- AL RESTAURAR EL EQUIPO APARECERA LA BARRA DE AVANCE DEL SOFTWARE, PERO NO INICIA
- 5-EN LA RESTAURACIÓN 3UTOOLS QUEDARA EN 20%. ERROR PRESENTADO: 9



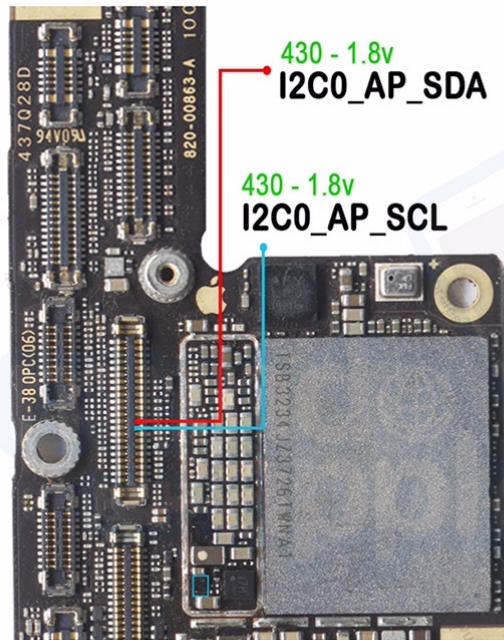
Giño Morales

i2C
iPhone X

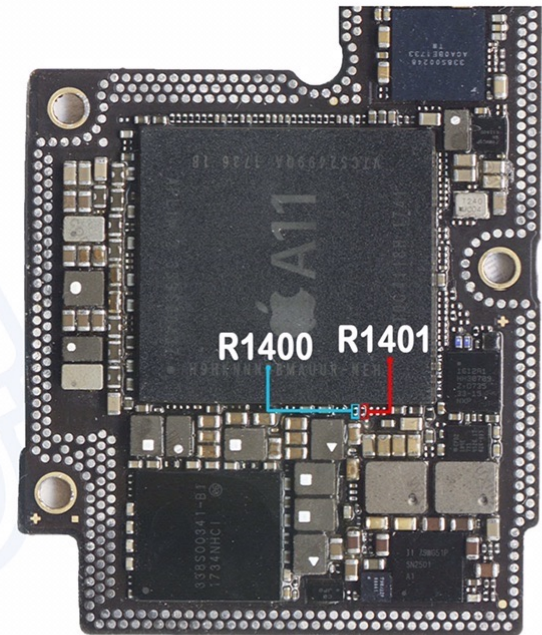
I2C0 AP TO SAKONNET SCL/SDA



- 1 EQUIPO EN EL LOGO 4 SEG BOOTLOOP
- 2 CONSUMO 240 mA HASTA EL REINICIO



- 1 DESCONECTE EL DOCK DE CARGA
- 2 VERIFIQUE LA CAIDA DE TENSION DE LA LINEAS MARCADAS



- 1 VERIFIQUE LA INTEGRIDAD DE LAS RESISTENCIAS
- 2 EN TRASPLANTE O REBALLING DE CPU ES COMUN EL DESPRENDIMIENTO DE LAS RESISTENCIAS



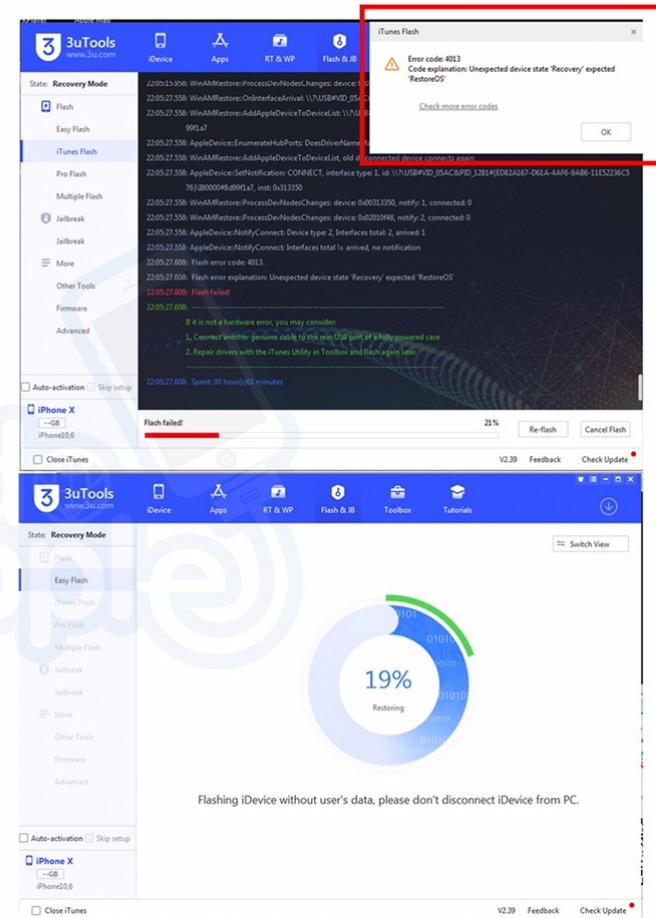
Giño Morales

i2C
iPhone X

I2C0 AP TO SAKONNET SCL/SDA



- 1 EL EQUIPO ENTRA EN RECOVERY Y ES DETECTADO POR LA PC
- 2 EN LA RESTAURACIÓN QUEDA EN 19% Y DANDO ERROR 4013
- 3 EL EQUIPO QUEDARA EN MODO RECOVERY



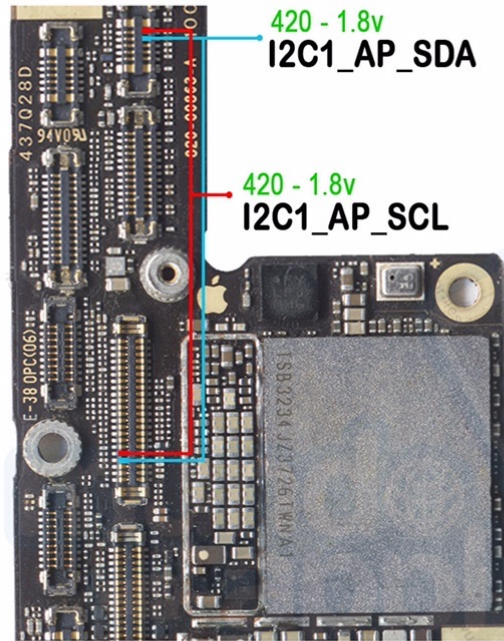
Giño Morales

i2C
iPhone X

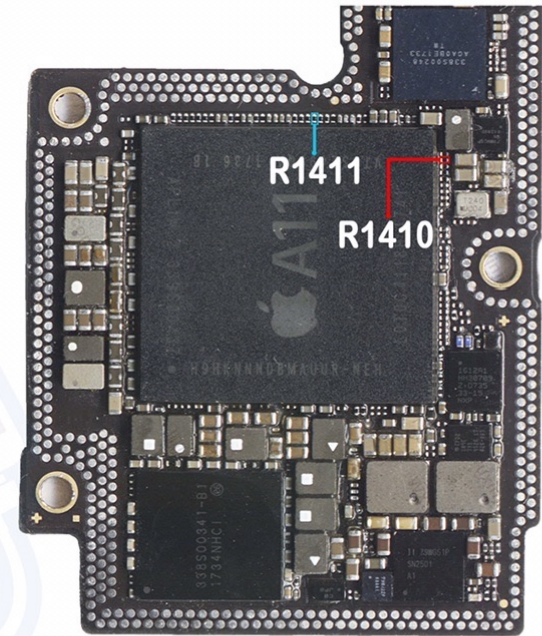
I2C1 AP TO MIC1-2 SCL/SDA



- 1 EQUIPO EN EL LOGO 8 SEG BOOTLOOP
- 2 CONSUMO NORMAL A 240 mA HASTA EL REINICIO
- 3 RESTAURA NORMAL, EL EQUIPO SE REINICIA IGUAL



- 1 DESCONECTE EL DOCK DE CARGA Y MIC 2 (FLEX ENCENDIDO)
- 2 VERIFIQUE LOS VALORES MARCADOS Y DE SEGUIMIENTO



- 1 VERIFIQUE LA INTEGRIDAD DE LAS RESISTENCIAS
- 2 EN TRASPLANTE O REBALLING DE CPU ES COMUN EL DESPRENDIMIENTO DE LAS RESISTENCIAS



Congratulations. Clean Flash Completed.

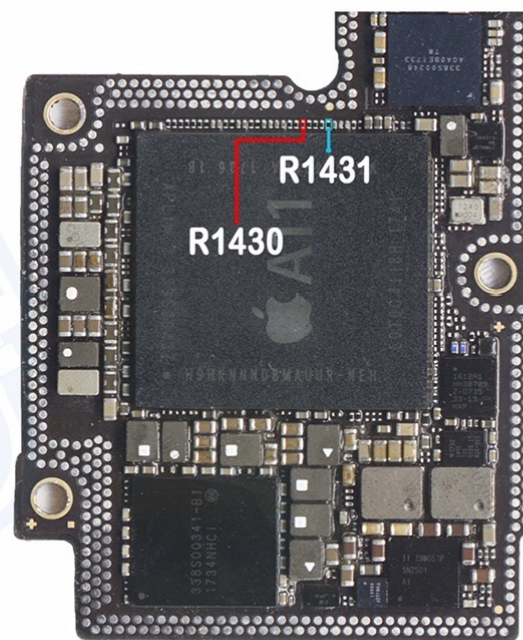
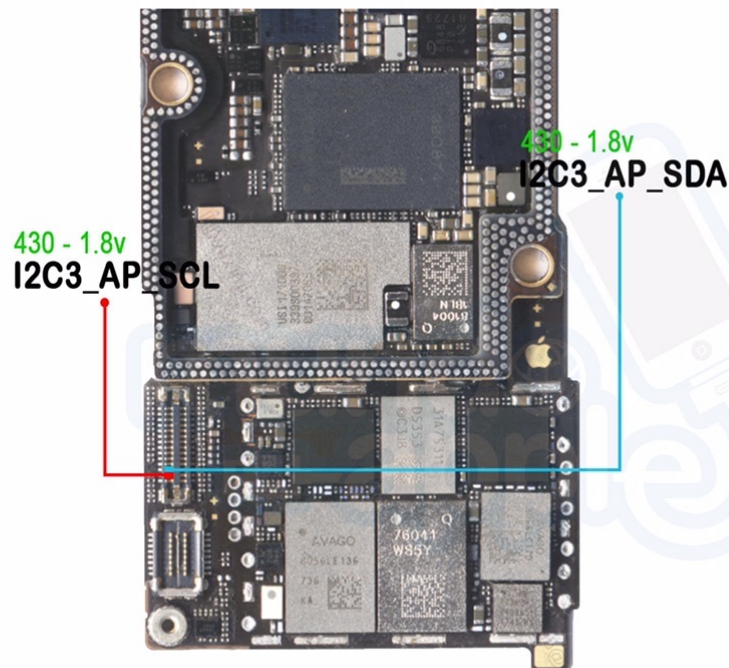


Giño Morales

OK

i2C
iPhone X

I2C3 AP TO ACORN-TOUCH SCL/SDA



- 1 EQUIPO EN EL LOGO 10 SEG BOOTLOOP
- 2 CONSUMO NORMAL A 240 mA HASTA EL REINICIO
- 3 ENTRA EN RECOVERY, AL RESTAURAR QUEDA EN 19%
- 4 EN LA RESTAURACION DA ERROR 4013, QUEDA EN RECOVERY

- 1 DESCONECTE EL FLEX DEL TOUCH
- 2 VERIFIQUE LOS VALORES MARCADOS Y DE SEGUIMIENTO

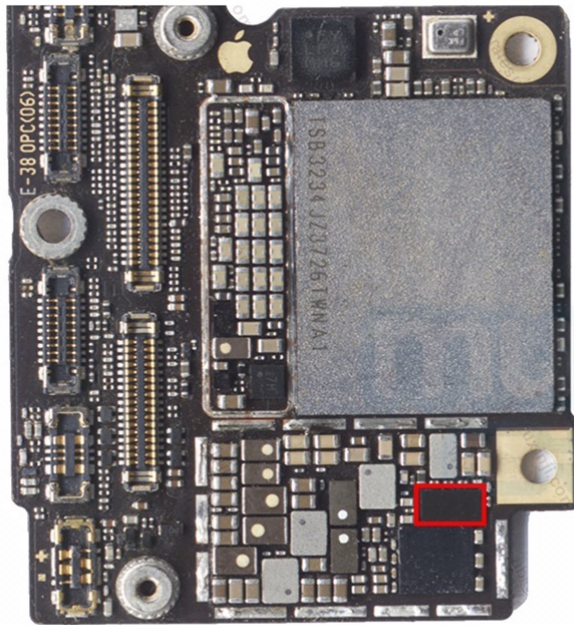
- 1 VERIFIQUE LA INTEGRIDAD DE LAS RESISTENCIAS
- 2 EN TRASPLANTE O REBALLING DE CPU ES COMUN EL DESPRENDIMIENTO DE LAS RESISTENCIAS



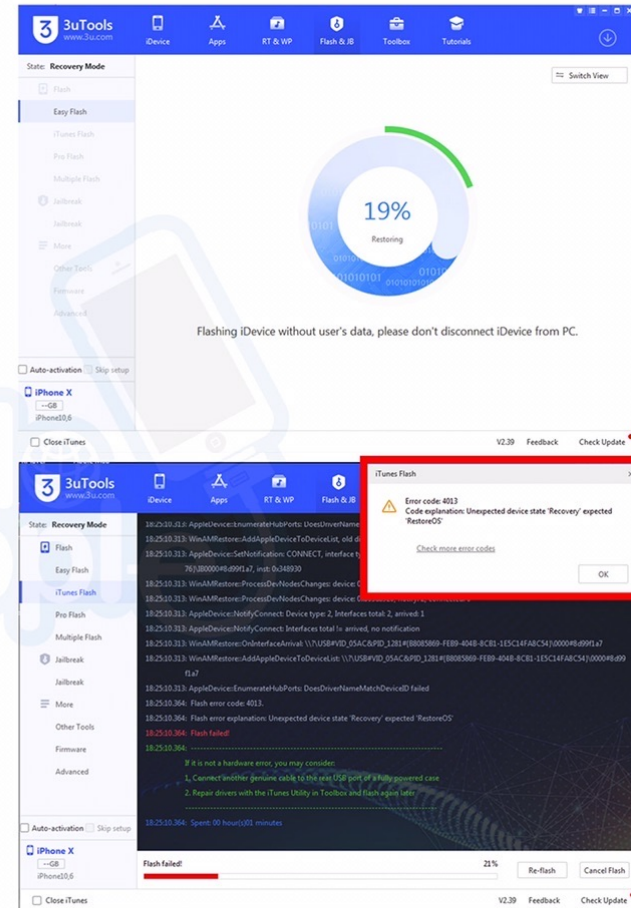
Giño Morales

i2C
iPhone X

I2C3 AP TO ACORN-TOUCH SCL/SDA



EN ESTE MODELO EL ACORN ESTA EN UNA ZONA DONDE SE GENERA ZARRO POR EQUIPOS MOJADOS, GENERANDO LOS SINTOMAS MENCIONADOS



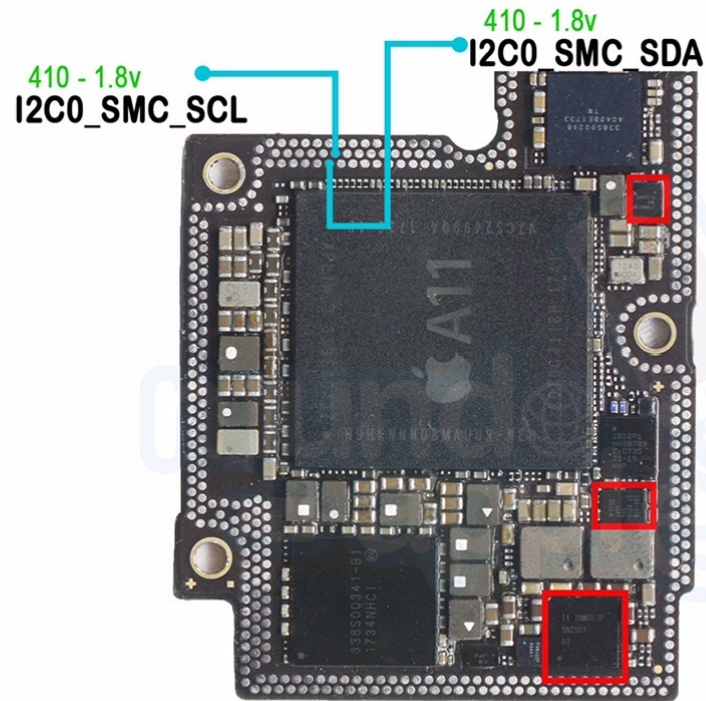
Giño Morales

i2C
iPhone X

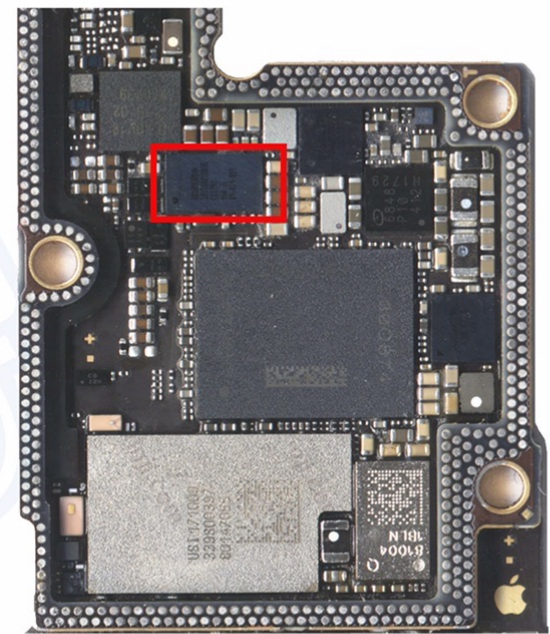
I2C0 SMC SCL/SDA



- 1 EQUIPO SIN IMAGEN
- 2 CONSUMO DE 100mA FIJOS POR 20 SEG APROX
DESPUES CONSUME NORMAL Y BAJA A 40mA, REINICIA
- 3 NO ENTRA A DFU, NO RECOVERY



1 VERIFIQUE LOS VALORES MARCADOS Y DE SEGUIMIENTO



1 SI ENCUENTRA VALORES ALTERADOS RETIRE EL
SIGUIENTE ORDEN: BOOST, TIGRIS, PD Y IKTARA



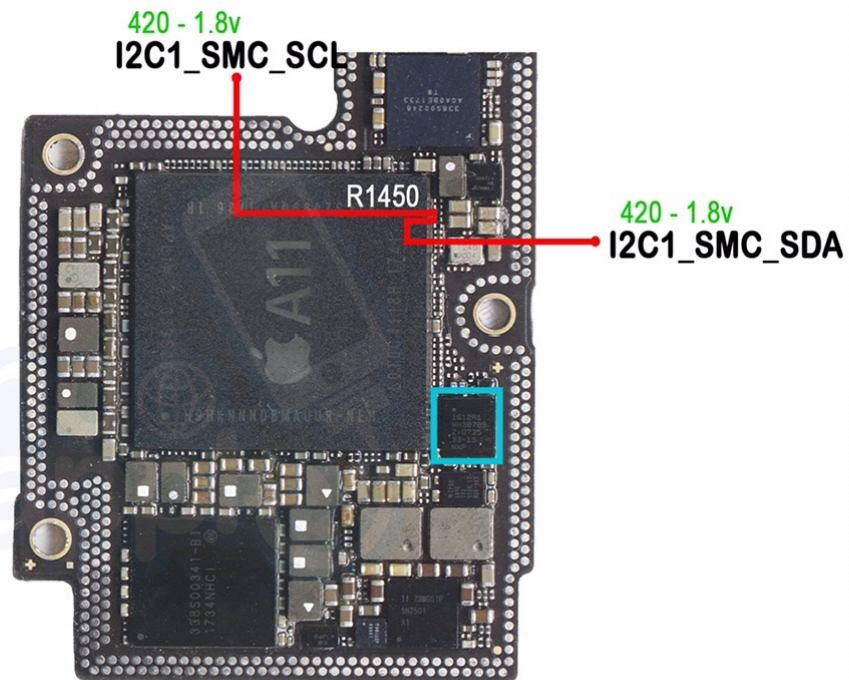
Giño Morales

i2C
iPhone X

I2C1 SMC SCL/SDA



- 1 EQUIPO SIN IMAGEN
- 2 CONSUMO DE 60mA-240mA CON REINICIOS
- 3 NO ENTRA A DFU, NO RECOVERY



- 1 VERIFIQUE LOS VALORES MARCADOS Y DE SEGUIMIENTO
- 2 EN CASO DE TENER VALORES ALTERADOS RETIRE EL HYDRA Y RECTIFIQUE EL VALOR



Giño Morales

i2C
iPhone 7/7P

MODULO DIAG

MODULO DIAGNOSTICO POR COMANDOS

```
Untitled_0
New Open Save Connect Disconnect Clear Data Options View Hex Help
i2c -s 0

Sweeping bus 0
Bus 0 IC exists at Address: (7-bit) 0x1A (8-bit) 0x34
Bus 0 IC exists at Address: (7-bit) 0x27 (8-bit) 0x4E
Bus 0 IC exists at Address: (7-bit) 0x62 (8-bit) 0xC4
Bus 0 IC exists at Address: (7-bit) 0x75 (8-bit) 0xEA
[00184936:0428C326] -->

[00184936:0428C326] --> i2c -s 1

Sweeping bus 1
Bus 1 IC exists at Address: (7-bit) 0x74 (8-bit) 0xE8
Bus 1 IC exists at Address: (7-bit) 0x75 (8-bit) 0xEA
[00184936:0428C326] -->

[00184936:0428C326] --> i2c -s 2

Sweeping bus 2
Bus 2 IC exists at Address: (7-bit) 0x21 (8-bit) 0x42
Bus 2 IC exists at Address: (7-bit) 0x29 (8-bit) 0x52
[00184936:0428C326] -->

[00184936:0428C326] --> i2c -s 3

Type a command here. Terminate by pressing ENTER.
usbserial-AJ0352A6 / 115200 8-N-1
Connected 00:00:53, 1088 / 60 bytes
```

```
Untitled_0
New Open Save Connect Disconnect Clear Data Options View Hex Help

Sweeping bus 2
Bus 2 IC exists at Address: (7-bit) 0x21 (8-bit) 0x42
Bus 2 IC exists at Address: (7-bit) 0x29 (8-bit) 0x52
[00184936:0428C326] -->

[00184936:0428C326] --> i2c -s 3

Sweeping bus 3
Bus 3 IC exists at Address: (7-bit) 0x51 (8-bit) 0xA2
[00184936:0428C326] -->

[00184936:0428C326] --> i2c -s 4

Sweeping bus 4
Bus 4 IC exists at Address: (7-bit) 0x58 (8-bit) 0xB0
[00184936:0428C326] -->

[00184936:0428C326] --> i2c -s 5

Could not find Smbus!
i2c returned Not Found error
[00184936:0428C326] -->

[00184936:0428C326] -->

Type a command here. Terminate by pressing ENTER.
usbserial-AJ0352A6 / 115200 8-N-1
Connected 00:01:09, 1088 / 60 bytes
```

AOP I2C 1MHz	ARC DRIVER 1	100000YX	0x41	0x82
	PROX	1011000X	0x58	0xB0
	SPKAMP1 (L26)	100000YX	0x40	0x80
	TURTLE	0101100X	0x2c	0x58
Touch I2C 600kHz	MESA	1100001X	0x61	0xC2
	MAMBA	1100000X	0x60	0xC0
	MESON	1000000X	0x40	0x80
EEPROM I2C	EEPROM	1010001X	0x51	0xA2
	BOOST	1110101X	0x75	0xEA
AP I2C0 400kHz	TRISTAR	0011010X	0x1A	0x34
	BACKLIGHT 1	1100010X	0x62	0xC4
	CHESTNUT	0100111X	0x27	0x4E
AP I2C1 400kHz	ADELYN	1110100X	0x74	0xE8
	TIGRIS	1110101X	0x75	0xEA
	BACKLIGHT 2	1100010X	0x62	0xC4
AP I2C2 400kHz	ALS	0101001X	0x29	0x52
	CONVOY	0100001X	0x21	0x42
	SPKAMP 2 (L26)	0100010X	0x22	0x44
AP I2C3 100kHz	DOCK FLEX (MIC1)	1010100X	0x54	0xA8
	COMBINED BUTTON FLEX (MIC2)	1010100X	0x56	0xAC
	DISP EEPROM	1010001X	0x51	0xA2

CUANDO TENEMOS UN EQUIPO CON REINICIOS CONSTANTES PODEMOS VALIDAR EL BUS I2C
EL CUAL TIENDE A SER MOTIVO DE LA FALLA MENCIONADA



Giño Morales